

Coloquio Técnica Digital 16-03-2022

1)

a- Hallar la tabla de transiciones y la ecuación característica del FF AB dado más abajo:

b- Obtener un FF JK a partir del FF AB dado:

A	B	Q _(n+1)
0	0	0
0	1	Q _n
1	0	not(Q _n)
1	1	1

2) Utilizando FFD diseñar un contador sincrónico UP-DOWN que cuente en código binario de módulo 6. Considerando que no hay ruidos que puedan alterar la cuenta.

3) Utilizando FF JK conectados como registro de desplazamiento, implementar un contador en anillo de 4 bits que cuente con 2 ceros consecutivos. Asegurar que el circuito se inicie en el estado 0011. Realizar el diagrama de estados completo.